البطاقة
البيداغوجية للحصة

المادة:	تكنولوجيا-هندسة كهربائية.	المستوى:	تقني رياضي 2 هك
المحور:	العناصر المنطقية في الدارت المندمجة.		
الموضوع:	التكنولوجيا TTL-CMOS، الجامع و الطارح.	المدة	8 سا

الكفاءات المستهدفة	أهداف الدرس	النشاط البيداغوجي	المعارف المسبقة
ك1 ك3 ك4	- تحديد خصائص التكنولوجيات CMOS. و TTL - إستعمال Dat Book لشرح وظيفة دارة مندمجة في المنطق التوافقي. -إنجاز جامع أو طارح 4 bits باستعمال بوابات من نوع TTL أو CMOS. - إستعمال جامع 8 bits بدارة مندمجة.	- جمع عددين ثنائيين: عدد الأبيات ≥ 4 . عدد الأبيات ≥ 8 ≤ 5. -تقليد: ✓ جمع عددين ثنائيين في التكنولوجية TTL أو CMOS. ✓ طرح عددين ثنائيين في التكنولوجية TTL أو CMOS.	- جبر بول. - البوابات المنطقية.

المدة	مراحل الدرس	نشاط الأستاذ	نشاط التلميذ	الوسائل
4h 120 120	1- التكنولوجية TTL و CMOS. 2- الجامع. 3 - الطارح.	تقديم* عرض* يسأل* توجيه*	المتابعة* ملاحظة* التشغيل تحليل(عمل جماعي)* استنتاج*	ملف PPT تقليد وثيقة التلميذ